@ 公 開 特 許 公 報 (A) 證別記号 SInt. Cl. 5 21/027 H 01 L 7/125 7/14 G 11 B А

19 日本国特許庁(JP)

①特許出願公開

平3-127816

庁内整理番号

匈公開 平成3年(1991)5月30日

8947-5D 8947-5D

7013-5F 7013-5F

H 01 L 21/30 3 4 1 В

(全6頁) 審査請求 未謂求 請求項の数 1

❷発明の名称 マルチ電子源

人

平1-267575 ②特 頭

平 1 (1989)10月13日 ②出 100

個発 明 者 塚 本 健 夫 男 個発 者 渡 辺 信 明 貫 個発 明 奥 昌 彦 者

東京都大田区下丸子3丁目30番2号 キヤノン株式会社内 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

東京都大田区下丸子3丁目30番2号

砂代 弁理士 福森 久夫 理 人

明 和 1

キャノン株式会社

1. 発明の名称

创出

マルチロ子版

2. 特許請求の範囲

それぞれ電子ビームを放出する多数の電子振を 縦列および横列のマトリクス状に基板上に配置 し、耐出された電子ビームを被照射体に照射すべ く各前記憶子感を順次駆動するようにして成るマ ルチ電子派において、前記縦列に沿う前記電子振 の配列方向と前記機列に沿う前記電子標の配列方 向とを直交させないように設定したことを特徴と するマルチ電子源。

3. 発明の詳細な説明

[産業上の利用分野]

太発明は、例えばレジスト指面用装置、電子 ピーム記録用装置等のように、例えばショット キー型半導体電子振から放出する電子ピームを用 いて俄田かつ高密度の電子ピーム照射を行なう べく使用されるマルチ電子様に関するものであ 8.

[従来技術]

従来、この種のマルチ電子ボとしては、例えば 米国特許第4.259678号明超書、米国特許 4303930号明細書に記載されているような ものが知られている。これによると、マルチ世子 塚は、多数の電子環が縦列および横列のマトリク ス状に基板上に配置され、各前記電子意を頭次一 方向に駆動するようにして成り、各電子源の機の 配列方向(×方向)と数の配列方向(y方向)と のなす無意が直交したいわゆる単純マトリクュア 配置した構成となっている。

[発明が解決しようとする課題]

しかしながら、上記従来技術の構成では、×方 向とy方向とのなす角度が直交しているので、例 えば被照射体たる移動物体に向けて各電子振から 電子ピームを放出する場合、電子ピームを移動物 体上で連続的に照射させるようにしようとする と、各電子派は固定されていることから、移動物 体の移動距離に応じて各電子類を一個ずつ個別に 制御(いわゆる点順次駆動制御)しなければなら

特開平 3-127816(2)

ない。後官すれば、 従来技術の構成は、 制御用に 飲み込ませるデータが多岐になること、 電子ピー ムの放出制御が複雑であること、 電子ピームの放 出のタイミング的余裕度が極めて制約される等の 問題があり実用性に乏しいものである。

本発明は、簡単な改良を加えることにより、特に移動化体に対する電子ピームの照射を容易に行なえるようにしたマルチ電子線を提供すること目的とする。

【課題を解決するための手段】

上記目的を達成すべく本発明は、それぞれ電子ピームを放出する多数の電子器を設列をよび横列のマトリクス状に基板上に配置し、放出された電子ピームを被照射体に照射すべく各前記電子器を順次設動するようにして成るマルチ電子器において、前記級列に沿う前記電子器の配列方向とを直交させないように設定したことを特徴とする。

[作用]

基板上に配置されたマトリクス状電子悪の検列

は、配練用の随段状に形成された抜状電極 4 が名 イオン注入領域 2 と交叉するように、 すなわち級 方向(各 y 方向 a 、 b 、 c 、 d …)に形成されて いる。したがって、 各 y 方向 a 、 b 、 c 、 d … に おける各高速度イオン注入領域 3 を結ぶ線と各 x 方向 A 、 B 、 C 、 D … における各高速度イオン注 入領域 3 を結ぶ線とのなす角度は直交していない

さらに、前記イオン往入仮袋2上には、前記高 演歴イオン注入領域3から放出された電子を上方 に案内するべく脚状の電極5を介して平屋根状の

(X方向に沿う珠 (X-X路)とY'-Y' ほと

のなす角度のは90度よりも小である)。

電極をが形成されている。

各前記イオン往入領域2の鳴部の表面部にはそれぞれ高級度拡散層7が形成され、各高級度拡散層7上にはオーミックコンタクト部8が失々形成され、各オーミックコンタクト部8上には電極9がそれぞれ接続されている。また、各前記板状電極での端部にはそれぞれ電極11が接続されている。

方向と取死方向とが直交しないので、名電子無からお助物体上に退議的に電子ビームを照射する場合、お助物体が一つの電子源とこれに開接する電子源との間を移動する時間内に、一の所の全部のマトリクス電子源を次々と駆動(練順次駆動)させるという単純な制御で行なえる。

[実施例]

従って、マトリクス状に配列された各電子様は、各×方向A、B、C、D…の所定の電極Bと各y方向s、b、c、d…の所定の電極10との間に逆パイアス電圧を印加すると、該両電極の交点位置にある電子派である高速度イオン注入領域3がON状態となってアバランシェ増幅が生じ、当該高速度イオン注入領域3からスポット状の電子が放出される。

なお、本実施例では電子源としてショットキー型半導体電子源を用いているが、特にショットキー型半導体電子源である必要はなく、PN接合、NEA(負の電子競和力)等の各種の半導体電子源を用いることが出来る。

次に、本実施例により電子ビームを移動物体に 照射し、連続的なビーム照射領域を形成するため の手順につき述べる。

まず、電子ビームが照射されるべき領域をマトリクス電子機に対向した位置に置く。この場合、例えば×方向Aの電板2と各y方向a。b,c,d…の電板4との交点位置の電子機をON状態に

するかのFF状態にするかは予め何らかの方法で 決められており、電極2と各y方向 a . b . c . d … の電極4との間への逆パイアス電圧印加によ り、 x 方向 A の各電子憑から顧次電子放出が生じ る。

次に同様な方法で他のX方向B。C、D…の包括2と各y方向B、b、c、d…の電話4との配への逆パイアス電圧印加によりそれぞれ様原次駆動する。

全部のマトリクス位置の電子器を駆動し終えた 後に、一の電子器とこれに開接する他の電子器を の間の距離だけ移動物体を提前の移動方向と する方向に 9 0 度の方向に移動させ、再び各 X X 方向 A 。 B 。 C 。 D … と各 y 方向 a 。 b 。 c 。 d … との交点位置の電子器を頭次駆動する。 かかる電子器を動を繰り返すことにより、移動物体の確照 射面を電子ビームにより全面照射することができる。

第4図は、マルチ電子源を電子ビームメモリに 適用した場合を示している。12は上記第1の実

7

第 5 図は、マルチ電子悪を電子ピーム 指頭装置 に適用した場合を示している。同図において、マ ルチ半導体電子電 1 2 は上記第 1 の実施例で述べ たと同様な構成のものである。 1 9 は半導体ウェ ハーであり、 2 0 はレジスト上に描かれた電子 ピーム照射領域である。

前記マルチ電子振12の駆動手順は上記第2実施例とほぼ同様であるが、該電子振12の駆動制

庭例で述べたと同様な構成のマルチ半導体電子源、13はフェトダイオード、14は光を実空客勢へ入れるための導入部、15は光信号を送るためのファイバー、15は高圧電源、17は電子線を設めための電源、18は電子線記録媒体である。該記録媒体18としては3iのMOS構造、アモルファス状の3iO。構造、A22O。 設および5iN 該等の多層裏構造のものがある。

上記のように構成されているので、マルチ電子 係12の駆動用の制御信号は、撤退クロックと同時に多重させ光信号として光ファイバー15を介して伝達され、フォトダイオード13で再び電気信号に戻される。マルチ電子標12は高圧電源16が接続されることにより高電圧になっているが、制御信号は光媒介としており、電気的に絶縁されているので耐ノイズ性に優れている。

マルチ電子振12の光制器信号は、フェトダイ オード13で電気信号に変換され電気制御信号と しての復興制知信号となる。該制部信号はマルチ

8

如はウェハー19のステージ移動に応じ、括画すべき全エリアにおいて電子様12を原次減駆動を行う。

[発明の効果]

以上のように本発明によれば、それぞれ電子ピームを放出する多数の電子源を設列および横列のマトリクス状に記載し、放出された電子でしたなほ財体に限射すべく各前記電子機を現次の記録分にして成るマルチ電において、前記段列に沿う前記電子標の配列方向とを直のの記録であるというに設立する構成としたので、提前のの構成を関すると共和であると共和により制御を対したできる。

さらに、マルチ電子感をマトリクス状に構成して類次線駆動するため、移動体に同一の電子ピームの照射領域を形成しようとする場合、電子激が一次元配列である場合に比べて、移動体の移動達

特開平 3-127816(4)

度を低下することができ、数電子ビームの限制領域が楕円変形するのを小さくすることができる。 また、電子ビームの限制領域を連続かつ高密度で 形成できるので、電子線メモリ、技関装置の他、 電子線ブリンター等の広範囲の応用が可能となる。

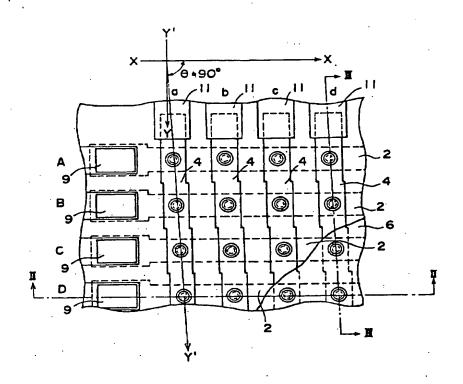
4.図面の簡単な説明

第1図乃至第3図は本発明の一実施例を示すものであり、第1図はマルチ電子標の平面図、第2図は第1図のIIーII線に沿う断面図、第4図は電子ビームメモリ装置への応用例を示す平面図、第5図は電子ビーム接面装置への応用例を示す平面図である。

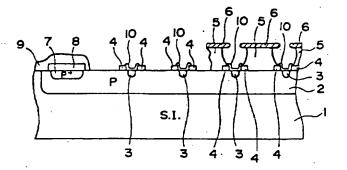
1 … 基板、3 … P型高濃度イオン柱入領域(電子限)、10 … ショットキー電極(電子限)、12 … マルチ電子版。

1 1

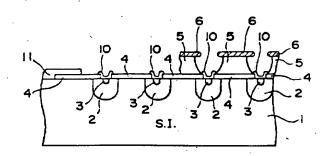
第 | 図



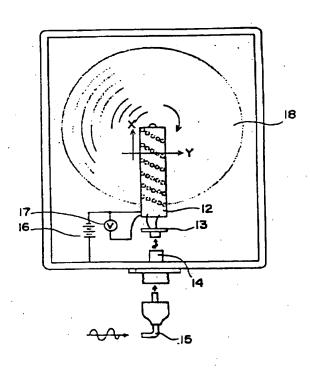
第 2 図



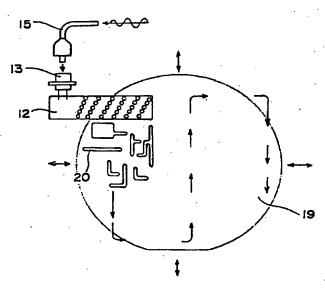
第 3 図



第 4 図



第 5 図



手統補正書(方式)



第 4 図

平成2年 2月 6日

特許庁長官

聧

 事件の表示 平成元年特許 願第267575号

· 2 . 発明の名称 マルチ電子源

3.補正をする者

事件との関係 特許出願人

住 所 東京都大田区下丸子3丁目30番2号

名 称 (100)キャノン株式会社

代表者 山 路 数 三

4.代 理 人 〒180 電話83(358)8840

住 所 東京都新宿区本塩町 1.2

. 四谷ニューマンション107

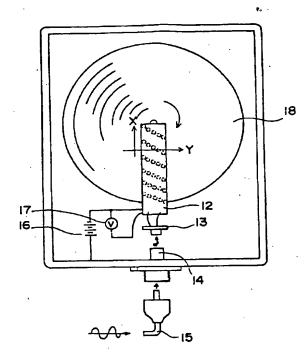
氏 名 (8809) 弁理士 福森久夫

5. 補正命令の日付(発送日) 平成2年 1月30日

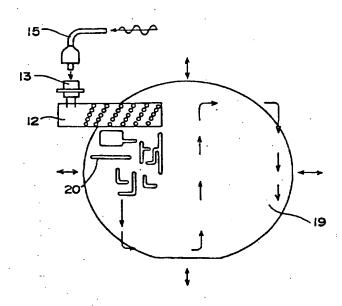
6. 補正の対象

図面 (第4.5図) 7.補正の内容 別紙の通り





第 5 図



PATENT ABSTRACTS OF JAPAN

(11)Publication number:

03-127816

(43)Date of publication of application: 30.05.1991

H01L 21/027

G11B 7/125

G11B 7/14

(21)Application number : 01-267575

(71)Applicant: CANON INC

(22)Date of filing:

13.10.1989

(72)Inventor: TSUKAMOTO TAKEO

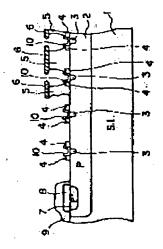
WATANABE NOBUO

OKUNUKI MASAHIKO

(54) MULTIPLE ELECTRON SOURCE

(57)Abstract:

PURPOSE: To easily irradiate a moving article with an electron beam through a simple improvement by so setting an arraying direction of electron sources disposed along a longitudinal row as not to cross the arraying direction of electron sources disposed along a lateral row. CONSTITUTION: The arraying direction of electron sources 3 disposed along a longitudinal row is so set as not to cross the arraying direction of electron sources 10 disposed along a lateral row. Thus, since the lateral and longitudinal directions of the matrixlike sources 3, 10 disposed on a board 1 are not perpendicularly crossed, if a moving article is continuously radiated with an electron beam from the sources 3, 10, the entire sources 3, 10 of one row can be sequentially driven (linearly and sequentially drive) under a pure control within time moving the article between the source 3 and the adjacent source 10. Thus, continuous electron beam irradiation region is formed by simple means, and signal setting for control is simplified, and further a control circuit is simplified due to the simplification.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of

Best Available Copy at

rejection]

ر درو

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office